

Politechnika Warszawska
Wydział Elektroniki i Techniki Informatycznych
ul. Nowowiejska 15/19, 00-665 Warszawa

Warszawa ^{22.08}.....2022 r.

Do: Wykonawców

Postępowanie nr: **WEiTI/32/ZP/2022/1033**
Tryb: Tryb przetarg nieograniczony

na: **Zakup komputerów obliczeniowych do zestawów radiowych z układami RFSoc, ISE PW.**

ODPOWIEDŹ NA PYTANIE:

Zamawiający zgodnie z art. 284 ust. 6 ustawy z dnia 11 września 2019 roku Prawo zamówień publicznych (t.j. Dz. U. z 2022 r. poz. 1710 tekst jednolity.) - zwanej dalej ustawą przekazuje treść pytania z dnia 17.08.2022r. wraz z wyjaśnieniem, które wpłynęło w niniejszym postępowaniu.:

Treść pytania:

*Prosimy o wyjaśnienie
Atrybut: Karta grafiki (akcelerator GPU)*

W odniesieniu do odpowiedzi na pytanie, które zostało opublikowane w dniu 10.08.2022r, prosimy o wskazanie przez Zamawiającego przykładowego modelu karty graficznej, która jest obecnie dostępna na rynku oraz spełnia wszystkie wymagania niezbędne do uzyskania dodatkowej punktacji (30 pkt.) w kryterium "Karta grafiki (akcelerator GPU)".

*Według naszej najlepszej wiedzy, karta którą prawdopodobnie rozważa Zamawiający, zostanie dopiero zaprezentowana - premiera na przełomie września/października.
Prosimy o informację.*

Odpowiedź Zamawiającego:

Ad.1

Przykładowym modelem karty spełniającej warunki jest Nvidia H100 (Hopper) lub równoważne.

Według informacji z serwisów internetowych model ten jest już dostępny na niektórych rynkach..

Termin składania ofert, otwarcia ofert pozostaje bez zmian, godziny składania i otwarcia ofert pozostają bez zmian.

Powyższe wyjaśnienia należy traktować jako wiążące dla Wykonawców.

DZIEKAN
Wydziału Elektroniki i Techniki Informatycznych

prof. dr hab. inż. Michał Malinowski

.....
(pieczęć i podpis przedstawiciela zamawiającego)

Politechnika Warszawska
Wydział Elektroniki i Techniki Informatycznych
Biuro Administracyjne


mgr Magdalena Kozłowska-Suszek