



Rzeczpospolita Polska



Warszawa, dnia 12 stycznia 2024 r.

Zamawiający: Instytut Fizyki Polskiej Akademii Nauk, Al. Lotników 32/46, 02-668 Warszawa

Dotyczy: postępowania o udzielenie zamówienia publicznego pn. „ Dostawa komputerów stacjonarnych typu "stacje robocze i serwer obliczeniowy" oraz laptopów i monitorów w podziale na 9 części ", nr ref.: **DZP/ZP/31/IFPAN/2023/MS**

WYJAŚNIENIA I ZMIANY TREŚCI SWZ

I. Wyjaśnienia treści SWZ

Działając na podstawie art. 284 ust. 2 ustawy z dnia 11 września 2019 r. Prawo zamówień publicznych (tj. Dz. U. z 2023 r., poz. 1605, dalej „uPzp”), Zamawiający przekazują poniżej treść zapytań do Specyfikacji Warunków Zamówienia („SWZ”), które wpłynęły do Zamawiającego w dniu 11 stycznia 2023 r. wraz z odpowiedziami.

Pytanie 1

„Pytanie dotyczące zadania 5:

Procesor który Zamawiający specyfikuje wygląda na taki, który posiada 12 kanałów pamięci. Zamawiający wymaga: Obsadzanie modułów pamięci optymalne dla danego procesora (maksymalna wydajność) zgodnie z dokumentacją producentów płyt głównych i procesorów i jednocześnie wprowadza ograniczenie: Liczba modułów nie więcej niż 8. Tak się nie da zrobić. Bo żeby osiągnąć maksymalną wydajność należy obsadzić 12 modułów pamięci – czyli tyle ile procesor ma kanałów. Czy Zamawiający wyraża zgodę na usunięcie ograniczenia w postaci nie więcej niż 8 lub zmianę ograniczenia do 12 modułów?”

Odpowiedź:

Zamawiający wyraża zgodę na zmianę ograniczenia liczby modułów z „nie więcej niż 8” na „nie więcej niż 12”.

Zamawiający dokonuje zmiany treści SWZ dla części 5, zgodnie z pkt II ppkt. 1 i 2 niniejszego pisma (poniżej).

II. Zmiany treści SWZ

Działając na podstawie art. 286 ust. 1 uPzp, Zamawiający dokonuje zmiany treści SWZ, tj.:

1. W OPISIE PRZEDMIOTU ZAMÓWIENIA (OPZ) dla Części 5 (załączniki nr 1.5 do SWZ) w tabeli pkt. II Wymagane wartości (opis parametrów technicznych i funkcjonalnych):

- wiersz 8, który brzmiał:

8	Pamięć RAM	Liczba modułów	Nie więcej niż 8. Obsadzanie modułów pamięci optymalne dla danego procesora (maksymalna wydajność) zgodnie z dokumentacją producentów płyt głównych i procesorów.
---	------------	----------------	---

otrzymuje brzemienne:

8	Pamięć RAM	Liczba modułów	Nie więcej niż 12 . Obsadzanie modułów pamięci optymalne dla danego procesora (maksymalna wydajność) zgodnie z dokumentacją producentów płyt głównych i procesorów.
---	------------	----------------	--

2. W specyfikacji oferowanego przedmiotu zamówienia dla Części 5 (załącznik nr 5.5. do SWZ):

- wiersz 8 tabeli, który brzmiał:

8	Pamięć RAM	Liczba modułów	Nie więcej niż 8. Obsadzanie modułów pamięci optymalne dla danego procesora (maksymalna wydajność) zgodnie z dokumentacją producentów płyt głównych i procesorów.	spełnia / nie spełnia*
---	------------	----------------	---	-------------------------------

otrzymuje brzemienne:

8	Pamięć RAM	Liczba modułów	Nie więcej niż 12 . Obsadzanie modułów pamięci optymalne dla danego procesora (maksymalna wydajność) zgodnie z dokumentacją producentów płyt głównych i procesorów.	spełnia / nie spełnia*
---	------------	----------------	--	-------------------------------

Zamawiający publikuje w odrębnych plikach ujednolicone wersje załączników nr 1.5 oraz 5.5 do SWZ, po dokonanych zmianach.

Załączniki:

- 1) Zał. nr 1.5 OPZ na część 5_ po zmianie_2
- 2) Zał. nr 5.5.Specyfikacja oferowanego przedmiotu zamówienia_część 5_po zmianie_1

Pełnomocnik
Dyrektora Instytutu Fizyki PAN
ds. Zamówień publicznych
Agata Czekalska