

Źródło:

<https://www.intel.com/content/www/us/en/content-details/710134/intel-server-system-m50fcp1ur-technical-product-specification.html>

Kolor zielony pokazuje zintegrowany z procesorem Intel XEON SP Gen 4 kontroler pamięci

Jeden kontroler w procesorze.

Dwa kontrolery w dwóch procesorach.

Kolor niebieski pokazuje 80 linii PCI 5.0 (5 x 16) wyprowadzone z procesora Intel XEON SP Gen 4

80 linii PCI 5.0 z jednego procesora.

160 linii PCI 5.0 z dwóch procesorów.

